

Dimanche 11 octobre : arrivée des participants Apéritif et dîner			
Lundi 12 octobre	08:15	Présentation de l'école	Christophe De La Taille / Formation Permanente
	08:30	Besoins futurs des physiciens	Pascal Dargent (IN2P3)
	10:00	café	
	10:30	Signaux et modélisation des détecteurs à semi-conducteurs	Jean Charles Vanel (LLR)
	12:00	Déjeuner	
	12:15		
	16:00	Signaux et modélisation des détecteurs gazeux	Dominique Thers (Subatech)
	17:30	café	
	18:00	Revue et prospective des chips IN2P3 / IRFU	Christophe De La Taille (LAL)
19:30			
20:00	dîner		
Mardi 13 octobre	08:30	Session building blocks : (15' par personne) - Front-end basse température - Interface série type I2C - Préampli de charges à sortie différentielle - Briques pour ADC 100 MHz - Blocs amplificateurs pour ADC - Flow mixte utilisé pour les ADC	Pôle MICHRAU Edouard Bechetoile Yannick Zoccarato Hervé Mathez Sébastien Crampon Gérard Bohner Hervé Chanal
	10:00	café	
	10:30	Systems on chips / floor planning	Etienne Sicard (INSA Toulouse)
	12:00	Déjeuner	
	12:15		
	16:00	Post processing / packaging	Manuel Fendler (CEA / LETI)
	17:30	café	
	18:00	Table ronde valorisation	Denis Linglin (MIND) et Julien Fleury (LAL)
	19:30		
20:00	Dîner		
Mercredi 14 octobre	08:30	3 D et retour d'expériences sur Chartered	Jean Claude Clemens (CPPM)
	09:30	Session building blocks - Pixel Hybride 3D en techno 0,13 microns pour SLHC / ATLAS - Premiers pas en 3D - Design 3D IPHC / IRFU	3D Patrick Pangaud (CPPM) (15') Damien Thienpond (LAL) (10') Christine Hu (IPHC) (10')
	10:05	café	
	10:30	Technologies 130 et 90 nm	Kostas Kloukinas (CERN)
	12:00	Déjeuner	
	12:15		
	16:00	Session building blocks : (15' par personne) - Latches SEU en techno 0,13 microns pour SLHC / ATLAS - Premiers pas en 130 nm - Circuit de FE pour détecteurs à micropistes de silicium en 0,13 microns - Circuits de lecture de CCD en 0,35 microns - ADC pipeline 12 bits 25 MHz - DAC 12 bits à capacités commutées	Denis Fourgeron (CPPM) Jacques Lecoq (LPC Clermont) Thanh Hung Pham (LPNHE) Rachid Sefri (LPNHE) Fatah Rabri (LPSC) Laurent Gallin-Martel (LPSC)
	17:30	café	
	18:00	Table ronde CMP	Kholdoun Torki (CMP)
19:30			
20:00	Dîner		
Jeudi 15 octobre	08:30	Serial Powering	Fabian Huegging (Université de Bonn)
	10:00	café	
	10:30	Session building blocks : (15' par personnes) - DAC multi-LSB 10 bits, BiCMOS 0,35 microns - Régulateur ultra bas bruit, CMOS 0,35 microns - SQUID multiplexing control - Wilkinson ADC - Bandgap - Interpolateur de temps à 50 ps de pas de quantification	Fabrice Guilloux (IRFU) Olivier Lemaire (IRFU) Damien Prêle (APC) Selma Conforti (LAL) Yan Xiongbo (LAL) Philippe Vallerand (LPC Caen)
	12:00	Déjeuner	
	12:15		
	16:00	Evolution des outils	Claude Colledani (IPHC)
	17:00	Table ronde sur la formation et les outils	Claude Colledani (IPHC) et Laurent Grandsire (IN2P3)
	17:30	café	
	18:00	Session building blocks : - Testabilité - PLL à 160 MHz - Encodeur 8b/10b pour une transmission série - DLL de 32 cellules avec fréquence de 25 à 80 MHz	IPHC Gilles Clause (50') Isabelle Valin (15') Guy Dozière (15') Nicolas Olivier-Henry (15')
19:35			
19:35	Bilan de la formation		
20:00	Dîner		
Vendredi 16/10	Départ des participants		